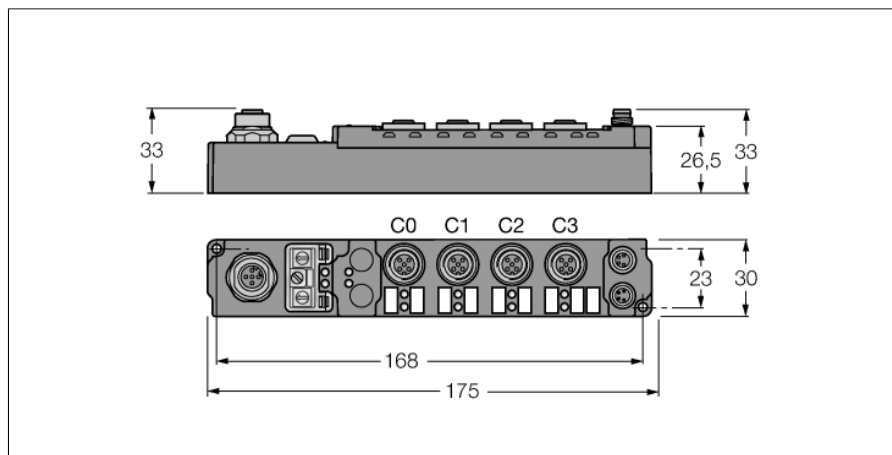


Module stand-alone piconet pour PROFIBUS-DP

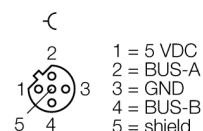
4 entrées analogiques pour Pt100

SDPB-40A-0009

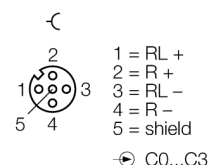


- 4 entrées analogiques pour Pt100
- interface de configuration
- Fonctions paramétrables
- soutenu par I/O-ASSISTANT 2
- raccordement bus de terrain direct
- boîtier renforcé par fibres de verre
- testé aux chocs et vibrations
- électronique de module surmoulée
- connecteur métallique
- mode de protection IP67

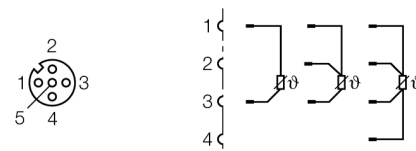
bus de terrain M12 x 1



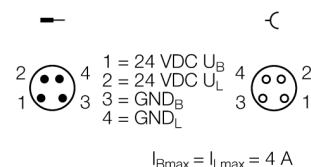
Entrée M12 x 1



variante de raccordement - entrées



alimentation en tension M8 x 1



Type	SDPB-40A-0009
N° d'identification	6824040
Nombre de canaux	4
Tension de service/en décharge	20...29 VCC
Courant de service	≤ 110 mA
Vitesse de transmission bus de terrain	9.6 Kbit/s...12 Mbit/s
Adressage bus de terrain	0 à 99
Interface de service	paramétrage par I/O-ASSISTANT
Isolation	bus de terrain pour la tension de service
Nombre de canaux	4 entrées analogiques Pt100
Isolation	canaux pour la tension de service
Type de détecteur	Pt100
Plage de température	-200 à 850 °C (capteurs Pt), -60 à 250 °C (capteurs Ni)
Courant de mesure	0,1 °C
Temps de conversion	250 ms
Erreur de mesure relative	< ±1,0 % de la valeur finale
Filtre d'entrée	variable
Alimentation de détecteur	de la tension de service
Dimensions (L x H x P)	30 x 175 x 26.5 mm
Test de vibrations	Suivant EN 60068-2-6
Contrôle de chocs	suivant EN 60068-2-27
Compatibilité électromagnétique	Suivant EN 61000-6-2/EN 61000-6-4
Mode de protection	IP67
Homologations	CE, cULus

données dans l'image de processus

Valid for the setting "Motorola format"

SBn: Status byte channel n
CBn: Control byte channel n
Chn D0: channel n,
least significant data byte
Chn D1: channel n,
most significant data byte

	Address	Input data		Output data	
Pre-conditions	Word	High-Byte	Low-Byte	High-Byte	Low-Byte
Compact mapping: Starting with Ch0 D1 in "Low-Byte" word 0 all other bytes follow immediately. Only the user data are mapped (greyed in the table). Complex mapping: Data are mapped with control and status byte.	0	Ch0 D1	SB0	Ch0 D1	CB0
	1	SB1	Ch0 D0	CB1	Ch0 D0
	2	Ch1 D0	Ch1 D1	Ch1 D0	Ch1 D1
	3	Ch2 D1	SB2	Ch2 D1	CB2
	4	SB3	Ch2 D0	CB3	Ch2 D0
	5	Ch3 D0	Ch3 D1	Ch3 D0	Ch3 D1